

НИФТР и СТ КЫРГЫЗСТАНДАРТ

**РАБОЧИЙ  
ЭКЗЕМПЛЯР**



**ГОСУДАРСТВЕННЫЙ СТАНДАРТ  
СОЮЗА ССР**

# **МИКРОСХЕМЫ ИНТЕГРАЛЬНЫЕ**

**ТЕРМИНЫ И ОПРЕДЕЛЕНИЯ**

**ГОСТ 17021—88  
[СТ СЭВ 1623—79]**

**Издание официальное**

5 коп. БЗ 5—88/420

**ГОСУДАРСТВЕННЫЙ КОМИТЕТ СССР ПО СТАНДАРТАМ  
Москва**

**МИКРОСХЕМЫ ИНТЕГРАЛЬНЫЕ****ГОСТ****Термины и определения****17021—88**Integrated circuits.  
Terms and definitions.**{СТ СЭВ 1623—79}**

ОКСТУ 6201

Дата введения 01.01.90

Настоящий стандарт устанавливает термины и определения понятий интегральных микросхем.

Термины, установленные настоящим стандартом, обязательны для применения во всех видах документации и литературы, входящих в сферу деятельности по стандартизации или использующих результаты этой деятельности.

1. Стандартизованные термины с определениями приведены в табл. 1.

2. Для каждого понятия установлен один стандартизованный термин. Применение терминов — синонимов стандартизованного термина не допускается. Недопустимые к применению термины-синонимы приведены в табл. 1 в качестве справочных и обозначены пометой «Ндп».

2.1. Для отдельных стандартизованных терминов в табл. 1 приведены в качестве справочных краткие формы, которые разрешается применять в случаях, исключающих возможность их различного толкования.

2.2. Приведенные определения можно, при необходимости, изменять, вводя в них производные признаки, раскрывая значения используемых в них терминов, указывая объекты, входящие в объем определяемого понятия. Изменения не должны нарушать объем и содержание понятий, определенных в данном стандарте.

2.3. В табл. 1 в качестве справочных приведены иноязычные эквиваленты для ряда стандартизованных терминов на немецком (D), английском (E), французском (F) языках.

3. Алфавитные указатели содержащихся в стандарте терминов на русском языке и их иноязычных эквивалентов приведены в табл. 2—5.

Издание официальное

Перепечатка воспрещена

★

© Издательство стандартов, 1988

4. Стандартизованные термины набраны полужирным шрифтом, их краткая форма — светлым, а недопустимые синонимы — курсивом.

Таблица 1

Термин	Определение
<p><b>1 Интегральная микросхема</b>  D. Integrierter Schaltkreis  E. Integrated microcircuit  F. Microcircuit intégré</p>	<p>Микросхема, ряд элементов которой нераздельно выполнен и электрически соединен между собой таким образом, что с точки зрения технических требований, испытаний, торговли и эксплуатации устройство рассматривается как целое.</p> <p><b>Примечание</b> Под микросхемой понимают микроэлектронное устройство, рассматриваемое как единое изделие, имеющее высокую плотность расположения элементов и (или) компонентов, эквивалентных элементам обычной схемы</p>
<p><b>2. Элемент интегральной микросхемы</b>  Элемент  D. Element des integrierten Schaltkreises  E. Circuit element  F. Élément de circuit</p>	<p>Часть интегральной микросхемы, реализующая функцию какого-либо электрорадиоэлемента, которая выполнена нераздельно от кристалла или подложки и не может быть выделена как самостоятельное изделие с точки зрения требований к испытаниям, приемке, поставке и эксплуатации</p> <p><b>Примечание.</b> Под электрорадиоэлементом понимают транзистор, диод, резистор, конденсатор и др.</p>
<p><b>3 Компонент интегральной микросхемы</b>  Компонент  D. Bauelement des integrierten Schaltkreises  E. Circuit component  F. Composant de circuit</p>	<p>Часть интегральной микросхемы, реализующая функцию какого-либо электрорадиоэлемента, которая может быть выделена как самостоятельное изделие с точки зрения требований к испытаниям, приемке, поставке и эксплуатации</p>
<p><b>4. Полупроводниковая интегральная микросхема</b>  Полупроводниковая микросхема  Ндп. <i>Твердая схема</i>  D. Integrierter Halbleiterschaltkreis  E. Semiconductor integrated circuit  F. Circuit intégré à semiconducteurs</p>	<p>Интегральная микросхема, все элементы и межэлементные соединения которой выполнены в объеме или на поверхности полупроводникового материала</p>
<p><b>5. Пленочная интегральная микросхема</b>  Пленочная микросхема  D. Integrierter Filmschaltkreis</p>	<p>Интегральная микросхема, все элементы и межэлементные соединения которой выполнены в виде пленок.</p> <p><b>Примечание.</b> Пленочные интегральные микросхемы могут быть толстопленочными и тонкопленочными</p>

Термин	Определение
E. Film integrated circuit F. Circuit intégré à couches	
<b>6. Гибридная интегральная микросхема</b> Гибридная микросхема D. Integrierter Hybridschaltkreis E. Hybrid integrated circuit F. Circuit intégré hybride	Интегральная микросхема, содержащая, кроме элементов, компоненты и (или) кристаллы
<b>7. Аналоговая интегральная микросхема</b> Аналоговая микросхема D. Analoger integrierter Schaltkreis E. Analogue integrated circuit F. Circuit intégré analogique	Интегральная микросхема, предназначенная для преобразования и обработки сигналов, изменяющихся по закону непрерывной функции
<b>8. Цифровая интегральная микросхема</b> Цифровая микросхема Ндп. <i>Логическая микросхема</i> D. Digitaler integrierter Schaltkreis E. Digital integrated circuit F. Circuit intégré digitaux	Интегральная микросхема, предназначенная для преобразования и обработки сигналов, изменяющихся по закону дискретной функции
<b>9. Корпус интегральной микросхемы</b> Корпус D. Schaltkreisgehäuse E. Package F. Boitier	Часть конструкции интегральной микросхемы, предназначенная для ее защиты от внешних воздействий и для соединения с внешними электрическими цепями посредством выводов
<b>10. Подложка интегральной микросхемы</b> Подложка D. Substrat für Hybrid und Filmschaltkreise E. Substrate F. Substrat	Заготовка из диэлектрического материала, предназначенная для нанесения на нее элементов гибридных интегральных микросхем, межэлементных и (или) межкомпонентных соединений, а также контактных площадок
<b>11. Полупроводниковая пластина</b> Пластина D. Halbleiterscheibe	Заготовка из полупроводникового материала, предназначенная для изготовления полупроводниковых интегральных микросхем